

日 本 国 特 許 庁
JAPAN PATENT OFFICE

OLD S. PRO
09/867630
Jc903 U. S. 306cJ
05/31/01

別紙添付の書類に記載されている事項は下記の出願書類に記載されて
いる事項と同一であることを証明する。

This is to certify that the annexed is a true copy of the following application as filed
with this Office

出 願 年 月 日
Date of Application:

2000年 5月31日

出 願 番 号
Application Number:

特願2000-163792

出 願 人
Applicant(s):

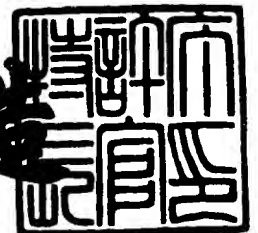
株式会社東芝

CERTIFIED COPY OF
PRIORITY DOCUMENT

2001年 5月11日

特許庁長官
Commissioner,
Japan Patent Office

及川耕造



IN THE UNITED STATES PATENT AND TRADEMARK OFFICE

IN RE APPLICATION OF: Katsuhiko UEKI, et al.

GAU:

SERIAL NO: New Application

EXAMINER:

FILED: . Herewith

FOR: COMPUTER SYSTEM AND METHOD FOR AIDING LOG BASE DEBUGGING

REQUEST FOR PRIORITY

ASSISTANT COMMISSIONER FOR PATENTS
WASHINGTON, D.C. 20231

SIR:

- ☐ Full benefit of the filing date of U.S. Application Serial Number, filed, is claimed pursuant to the provisions of 35 U.S.C. §120.
- ☐ Full benefit of the filing date of U.S. Provisional Application Serial Number, filed, is claimed pursuant to the provisions of 35 U.S.C. §119(e).
- ☒ Applicants claim any right to priority from any earlier filed applications to which they may be entitled pursuant to the provisions of 35 U.S.C. §119, as noted below.

In the matter of the above-identified application for patent, notice is hereby given that the applicants claim as priority:

<u>COUNTRY</u>	<u>APPLICATION NUMBER</u>	<u>MONTH/DAY/YEAR</u>
JAPAN	2000-163792	May 31, 2000

Certified copies of the corresponding Convention Application(s)

- ☒ are submitted herewith
- ☐ will be submitted prior to payment of the Final Fee
- ☐ were filed in prior application Serial No. filed
- ☐ were submitted to the International Bureau in PCT Application Number .
Receipt of the certified copies by the International Bureau in a timely manner under PCT Rule 17.1(a) has been acknowledged as evidenced by the attached PCT/IB/304.
- ☐ (A) Application Serial No.(s) were filed in prior application Serial No. filed ; and
(B) Application Serial No.(s)
- ☐ are submitted herewith
- ☐ will be submitted prior to payment of the Final Fee

Respectfully Submitted,

OBLON, SPIVAK, McCLELLAND,
MAIER & NEUSTADT, P.C.



Marvin J. Spivak

Registration No. 24,913

C. Irvin McClelland

Registration Number 21,124



22850



【書類名】 特許願

【整理番号】 A000002886

【提出日】 平成12年 5月31日

【あて先】 特許庁長官 殿

【国際特許分類】 G06F 17/00

【発明の名称】 ログ比較デバッグ支援装置

【請求項の数】 5

【発明者】

 【住所又は居所】 神奈川県川崎市幸区小向東芝町1番地 株式会社東芝研
 究開発センター内

 【氏名】 植木 克彦

【発明者】

 【住所又は居所】 神奈川県川崎市幸区小向東芝町1番地 株式会社東芝研
 究開発センター内

 【氏名】 田村 文隆

【発明者】

 【住所又は居所】 神奈川県川崎市幸区小向東芝町1番地 株式会社東芝研
 究開発センター内

 【氏名】 岡本 渉

【特許出願人】

 【識別番号】 000003078

 【氏名又は名称】 株式会社 東芝

【代理人】

 【識別番号】 100058479

 【弁理士】

 【氏名又は名称】 鈴江 武彦

 【電話番号】 03-3502-3181

【選任した代理人】

 【識別番号】 100084618

【弁理士】

【氏名又は名称】 村松 貞男

【選任した代理人】

【識別番号】 100068814

【弁理士】

【氏名又は名称】 坪井 淳

【選任した代理人】

【識別番号】 100092196

【弁理士】

【氏名又は名称】 橋本 良郎

【選任した代理人】

【識別番号】 100091351

【弁理士】

【氏名又は名称】 河野 哲

【選任した代理人】

【識別番号】 100088683

【弁理士】

【氏名又は名称】 中村 誠

【選任した代理人】

【識別番号】 100070437

【弁理士】

【氏名又は名称】 河井 将次

【手数料の表示】

【予納台帳番号】 011567

【納付金額】 21,000円

【提出物件の目録】

【物件名】 明細書 1

【物件名】 図面 1

【物件名】 要約書 1

【プルーフの要否】 要

【書類名】 明細書

【発明の名称】 ログ比較デバッグ支援装置

【特許請求の範囲】

【請求項 1】 対象プログラムの実行によって発生した一連のイベントが記録されたログを入力し、所定の条件に従って該入力ログから複数の部分ログを生成する部分ログ生成手段と、

前記条件に対応する正規化規準としての主ログに基づき、前記部分ログを正規化する正規化ログ生成手段と、

前記正規化ログ生成手段により生成された正規化ログのそれぞれについて、前記イベントの発生及び不発生の特徴度合いを示す特徴値を、他の部分ログの正規化ログに基づいて算出する特徴値算出手段と、

所定の部分ログと他の部分ログとの組み合わせにおいて、該部分ログ同士の類似度を前記特徴値に基づく所定の演算により算出する類似度算出手段と、

を具備することを特徴とするログ比較デバッグ支援装置。

【請求項 2】 特定の部分ログを指定する部分ログ指定手段と、

前記部分ログ指定手段により指定された部分ログとの類似度が高い部分ログを、前記類似度算出手段により算出された類似度に基づき選択する部分ログ選択手段と、

を具備することを特徴とする請求項 1 に記載のログ比較デバッグ支援装置。

【請求項 3】 前記条件として、前記部分ログの先頭及び末尾のイベントを指定し、及び該イベント間に挟まれたイベント列の少なくとも一部を抽出するための抽出規則を指定する条件指定手段と、

前記部分ログ生成手段により生成された複数の部分ログを、不要な重複イベントを除外しながら結合することにより前記主ログを生成する主ログ生成手段と、

を具備することを特徴とする請求項 1 又は 2 のいずれかに記載のログ比較デバッグ支援装置。

【請求項 4】 前記条件としてソースプログラムの特定関数を指定し、及び該特定関数内における関数の呼び出し及びループを含む特定構文に係る展開パラメータを指定する条件指定手段と、

前記対象プログラムの入力ログに対応するソースプログラムを入力し、該ソースプログラムにおける前記特定関数に相当する記述を、前記展開パラメータに従って展開し、該展開結果を前記主ログとして生成する主ログ生成手段と、

を具備することを特徴とする請求項 1 又は 2 のいずれかに記載のログ比較デバッグ支援装置。

【請求項 5】 前記展開パラメータは、関数の再帰的呼び出し及びループ構文の最小展開数を指定可能に構成されることを特徴とする請求項 4 に記載のログ比較デバッグ支援装置。

【発明の詳細な説明】

【0 0 0 1】

【発明の属する技術分野】

本発明は、対象プログラムの実行によって発生した一連のイベントが記録（トレース）されたログを利用するデバッグに好適なログ比較デバッグ支援装置に関する。

【0 0 0 2】

【従来の技術】

プログラム中に含まれる誤り（バグ）を正す作業（「デバッグ」という）をプログラマー等が行なう際には、これを支援するデバッガ（デバッグ支援装置）が利用される。デバッガは、デバッグ作業からの指示に従って対象プログラムを起動し、その実行を制御する。いわゆるデバッグ実行の過程において、デバッグに有益な各種情報を表示することができる。

【0 0 0 3】

デバッグには幾つかの手法が知られているが、最近では、プログラムの動作確認やデバッグ作業のために動作ログを使用する場合が増えてきている。例えば、システムコール発行の履歴を OS により記録し、メモリアクセスの履歴をハードウェア又はエミュレータにより記録し、これらの集合としてのイベント情報（ログ）を、専用のビューアを用いて表示してデバッグの一助とする、ログベースのデバッグ手法が普及してきている。

【0 0 0 4】

ログを用いてデバッグを行う場合、一つのログを詳細に調査してバグの原因を突き止める手法のほかに、正常動作した場合のログと異常動作した場合のログとを比較して相違部分を探し出し、かかる相違部分を集中的に調査することでバグの原因を突き止める手法がある。

【0005】

ところで、このようなログ比較に基づくデバッグでは、不適当なログを選択して比較を行なってしまうと相違部分が多く見つかり過ぎて調査範囲が拡大し、デバッグ効率が著しく低下してしまう。そこで、できるだけ似た挙動を示すログをデバッグ作業者が選択し、比較に用いるようにしている。

【0006】

本来ならば、プログラムの動作の意味を考慮して類似ログを選択すべきだが、従来の手法は、ログ同士の構成内容を単に比較して最も似ているログを選択するだけのものであり、このためループの繰り返し回数が最も近いものが選択される場合があるなど、必ずしも効率的ではなかった。

【0007】

【発明が解決しようとする課題】

本発明は上記事情を考慮してなされたものであり、その目的は、ログ比較に有益な部分ログを得ることができ、ログベースのデバッグ作業の効率向上に寄与するログ比較デバッグ支援装置を提供することにある。

【0008】

【課題を解決するための手段】

上記課題を解決し目的を達成するために、本発明は次のように構成されている。

【0009】

(1) 本発明のログ比較デバッグ支援装置は、対象プログラムの実行によって発生した一連のイベントが記録されたログを入力し、所定の条件に従って該入力ログから複数の部分ログを生成する部分ログ生成手段と、前記条件に対応する正規化規準としての主ログに基づき、前記部分ログを正規化する正規化ログ生成手段と、前記正規化ログ生成手段により生成された正規化ログのそれぞれについて、

前記イベントの発生及び不発生の特徴度合いを示す特徴値を、他の部分ログの正規化ログに基づいて算出する特徴値算出手段と、所定の部分ログと他の部分ログとの組み合わせにおいて、該部分ログ同士の類似度を前記特徴値に基づく所定の演算により算出する類似度算出手段と、を具備することを特徴とするログ比較デバッグ支援装置である。

【 0 0 1 0 】

(2) 本発明のログ比較デバッグ支援装置は、上記(1)に記載の装置であって、かつ特定の部分ログを指定する部分ログ指定手段と、前記部分ログ指定手段により指定された部分ログとの類似度が高い部分ログを、前記類似度算出手段により算出された類似度に基づき選択する部分ログ選択手段と、を具備することを特徴とするログ比較デバッグ支援装置である。

【 0 0 1 1 】

(3) 本発明のログ比較デバッグ支援装置は、上記(1)又は(2)のいずれかに記載の装置であって、かつ前記条件として、前記部分ログの先頭及び末尾のイベントを指定し、及び該イベント間に挟まれたイベント列の少なくとも一部を抽出するための抽出規則を指定する条件指定手段と、前記部分ログ生成手段により生成された複数の部分ログを、不要な重複イベントを除外しながら結合することにより前記主ログを生成する主ログ生成手段と、を具備することを特徴とするログ比較デバッグ支援装置である。

【 0 0 1 2 】

(4) 本発明のログ比較デバッグ支援装置は、上記(1)又は(2)のいずれかに記載の装置であって、かつ前記条件としてソースプログラムの特定関数を指定し、及び該特定関数内における関数の呼び出し及びループを含む特定構文に係る展開パラメータを指定する条件指定手段と、前記対象プログラムの入力ログに対応するソースプログラムを入力し、該ソースプログラムにおける前記特定関数に相当する記述を、前記展開パラメータに従って展開し、該展開結果を前記主ログとして生成する主ログ生成手段と、を具備することを特徴とするログ比較デバッグ支援装置である。

【 0 0 1 3 】

(5) 本発明のログ比較デバッグ支援装置は、上記(4)に記載の装置であって、かつ前記展開パラメータは、関数の再帰的呼び出し及びループ構文の最小展開数を指定可能に構成されることを特徴とするログ比較デバッグ支援装置である。

【0014】

【発明の実施の形態】

以下、図面を参照しながら本発明の実施形態を説明する。

(第1実施形態)

図1は、本発明の第1実施形態に係るログ比較デバッグ支援装置の概略構成を示すブロック図である。図1に示すように本装置は、条件指定部1、部分ログ生成部2、主ログ生成部4、正規化ログ生成部5、ログ特徴値算出部6、ログ類似度算出部8、ログ選択部9、ログ表示部10、部分ログ指定部11から構成されている。

準備された動作ログLを本実施形態のログ比較デバッグ支援装置に与え、およびデバッグ作業員12が条件指定部1及び部分ログ指定部11を介してログ比較に係る条件等を指定すると、ログの類似情報がログ表示部10に表示される構成である。

【0015】

動作ログLは、図示しない対象プログラムの実行によって発生した一連のイベントが記録されて成る。対象プログラムの種別、数量等は任意であり、実行環境も任意である。例えば対象プログラムの一部がシミュレータにより置き換えられていたり、対象プログラムが制御するハードウェアの一部又は全部がエミュレータにより置き換えられていてもよい。

動作ログLを準備するための対象プログラムの実行は、図示しないデバッガによる。イベントの収集・記録処理は、デバッガに組み込まれ、或いはデバッガとは別構成で協調動作する「トレーサ」により行なわれる。

本発明でいう「イベント(事象)」は、デバッグ環境全体で予め定義されるものである。かかるイベントの定義に沿って、トレーサは対象プログラムの実行動作を追跡し、デバッガによる対象プログラムのデバッグ実行動作単位(シーケンス)ごとに、発生(成立)した一連のイベントを動作ログLに記録する。

【 0 0 1 6 】

図 2 は、本実施形態に係るログ比較デバッグ支援装置の大まかな処理の流れを示す図である。以下、第 1 実施形態では、対象プログラムの実行によって発生した一連のイベントが記録された動作ログ L の一例として、以下 3 つの動作ログ 1 ～ 3 が与えられた場合を考える。

動作ログ 1 : a b c g h

動作ログ 2 : a c f g h

動作ログ 3 : a b c d e g h a c g h

a ～ h はそれぞれ、ログを構成する識別可能なイベントであり、その並びがイベントの発生順序を表すものである。

【 0 0 1 7 】

先ず、ステップ S 0 において、デバッグ作業者（ユーザ） 1 2 は、ログ比較条件として、部分ログの先頭及び末尾のイベントを指定し、及び該イベント間に挟まれたイベント列の少なくとも一部を抽出するための抽出規則を指定する（条件指定部 1）。

具体的には例えば、部分ログの先頭及び末尾のイベントが、それぞれイベント a からイベント h までと指定され、また、イベント a とイベント h との間に挟まれたイベント列の抽出規則として「全てのイベントを抽出する」という規則がログ比較条件として指定されたとする。ここで、「全てのイベント」とは、部分ログとして切り出すイベントの種類を限定しない、ということの意味する。

【 0 0 1 8 】

ステップ S 1 において、部分ログ生成部 2 は、動作ログ L を入力し、ステップ S 0 において指定されたログ比較条件に従って、動作ログ L から複数の部分ログを生成する。ここでは、動作ログ 1 ～ 3 から、先頭及び末尾のイベントであるイベント a 及び h により挟まれたイベント列を部分ログとして切り出す。

【 0 0 1 9 】

結果として次に示すように、上記動作ログ 1 から部分ログ A、動作ログ 2 から部分ログ B、動作ログ 3 から部分ログ C および部分ログ D の計 4 つのログが切り出される。

部分ログ A : (a) b c g (h)

部分ログ B : (a) c f g (h)

部分ログ C : (a) b c d e g (h)

部分ログ D : (a) c g (h)

なお、部分ログ A～D のそれぞれにおいて、先頭及び末尾のイベント（すなわちイベント a 及び h）は、各部分ログ間で共通であるから各々の部分ログから削除しておく。

【0020】

次にステップ S2 において、主ログ生成部 4 は部分ログ生成部 2 により生成された部分ログ A～D を、所定の結合アルゴリズムに従い、不要な重複イベントを除外しながら結合することにより主ログを生成する。なお主ログの生成を、当該第 1 実施形態のように部分ログ（動作ログ L）に基づいて生成するのではなく、後述する第 2 実施形態のように、動作ログ L とは異質のデータであるソース（原始）プログラムを展開処理することにより生成してもよい。

【0021】

第 1 実施形態では、次に示すように部分ログ A～D の結合処理がなされ、その結合結果を主ログとする。

A :	b c g
A + B :	b c f g
(A + B) + C :	b c f d e g
((A + B) + C) + D :	b c f d e g

生成された主ログは、条件指定部 1 において指定されたログ比較条件に対応する正規化規準として用いられる。

【0022】

次にステップ S3 において、正規化ログ生成部 5 は、ステップ S2 において生成された主ログに基づき、部分ログ A～D を正規化する。すなわち、正規化ログ生成部 5 は、部分ログ A～D のそれぞれに、主ログ生成部 3 から得られた主ログを対応させ、主ログの構成要素イベントが当該部分ログに存在する場合には 1、存在しない場合には 0 が設定されたビット列を生成する。これを正規化ログとす

る。

・当該第 1 実施形態において、部分ログ A～D それぞれの正規化ログは、次のようになる。

主ログ： b c f d e g

正規化ログ A： (1 1 0 0 0 1)

正規化ログ B： (0 1 1 0 0 1)

正規化ログ C： (1 1 0 1 1 1)

正規化ログ D： (0 1 0 0 0 1)

次にステップ S 4 において、特徴値算出部 6 は正規化ログ生成部 5 により生成された正規化ログ A～D のそれぞれについて、イベントの発生及び不発生の特徴度合いを示す特徴値を、他の部分ログの正規化ログに基づいて算出する。

より詳しくは、各正規化ログの各イベントの正規化値について、

(1) 自分が 1 の値を持つ場合 (イベント発生) には、他の正規化ログにおいて該当イベントが 0 の値を持つ (イベント不発生) ログを集計し、その値をログ特徴として設定する。このログ特徴の値が高ければ、当該イベントの発生 (成立) は特徴的といえる。

(2) 自分が 0 の値を持つ場合 (イベント不発生) には、他の正規化ログにおいて 1 の値を持つ (イベント発生) ログを集計し、その集計値を 0 から引いた値をログ特徴として設定する。この場合、ログ特徴の絶対値が高ければ、当該イベントの不発生 (不成立) は特徴的といえる。

たとえば、正規化ログ A のイベント b について、その正規化値は 1 であって、且つこの場合、該イベントの正規化値が 0 であるものは正規化ログ B と D であるから、正規化ログ A のイベント b のログ特徴を示す値は 2 となる。また、正規化ログ A のイベント f について、その正規化値は 0 であって、且つこの場合、該イベントの正規化値が 1 であるものは正規化ログ B の一つだけであるから、正規化ログ A のイベント f のログ特徴の値は 0 から 1 を引いて - 1 となる。

正規化ログ A～D それぞれのログ特徴値 (配列) A～D は、次の通りとなる。
なお、図 3 はこれをグラフ化したものである。

特徴値 A： (2, 0, - 1, - 1, - 1, 0)

特徴値B：(- 2, 0, 3, - 1, - 1, 0)

特徴値C：(2, 0, - 1, 3, 3, 0)

特徴値D：(- 2, 0, - 1, - 1, - 1, 0)

次にステップS5において、類似度算出部8は、ある部分ログと他の部分ログとの全ての組み合わせ(AB, AC, AD, BC, BD, CD)において、部分ログ同士の類似度を特徴値A～Dに基づく内積演算により算出する。内積演算の値が大きいほど、その部分ログ同士は他の組よりも類似度が高いものと判定する。例えば部分ログAとBとの比較(組み合わせ)において、これら部分ログそれぞれの特徴値AとBとの内積演算は次の通りとなる。

$$\begin{aligned} AB &= 2 * (-2) + 0 * 0 + (-1) * 3 + (-1) * (-1) \\ &\quad + (-1) * (-1) + 0 * 0 \\ &= -5 \end{aligned}$$

上記全ての組み合わせについて演算を行なった結果は次の通りとなる。

$$AB = -5$$

$$AC = -1$$

$$AD = -1$$

$$BC = -13$$

$$BD = 3$$

$$CD = -9$$

ここで、ステップS6において、デバッグ作業員12が部分ログ指定部11を介して比較対象の元となる部分ログを指定すると、部分ログ選択部9は、該指定部分ログと類似度の高い部分ログを、類似度算出部8により算出された類似度に基づき選択する。例えばデバッグ作業員12が、部分ログ指定部11を介して部分ログD指定したとすると、ステップS7においてログ選択部9は、部分ログDに最も類似する部分ログとして部分ログBを選択する。

【0023】

そしてステップS8において、ログ表示部9は、部分ログBと部分ログDとを、好ましくは両者の相違部分を強調して表示する。なお、部分ログBに類似する部分ログを、その類似度順に並べ替えて表示してもよい。

【0024】

なお、部分ログ指定部11により特に部分ログの指定を行なわない構成を採る場合には、上記全ての組み合わせについてその類似度を表示すればよい、この場合、類似度順に並べ替えて表示しても良い。

【0025】

以上説明したように、第1実施形態に係るログ比較デバッグ支援装置は、正規化ログ同士を単純に比較するのではなく、主ログの構成要素イベント（本実施形態では「b c f d e g」）それぞれの発生及び不発生の特徴度合いを示す特徴値A～Dを算出し、該特徴値の内積演算に基づいているので、稀に発生する（もしくは稀にしか欠けない）イベントを共通に含むことが重視された類似判定を行なうことができる。

【0026】

部分ログAとD、BとDを比べると、いずれも1イベントの相違しかないが、AとDの違いである1番目のイベント「b」と、BとDの違いである3番目のイベント「f」とを比べると、1番目のイベントがBとDで共通であることの方が、3番目のイベントがAとDで共通であることよりも稀（特徴的）である。つまり、発生又は不発生が特徴的なイベントを共通に含むことが重視された類似度判定を行なうことができる。

【0027】

したがって、動作ログLのデータ量が大きくなってデバッグ調査の範囲が拡大するような場合であっても、着目箇所に関する基準の部分ログを指定するだけで、これに類似しログ比較に有益な部分ログを容易に得ることができ、プログラム動作理解を含めたログベースのデバッグ作業の効率向上に寄与する。

【0028】

（第2実施形態）

次に、本発明の第2実施形態を説明する。

図4は、本発明の第2実施形態に係るログ比較デバッグ支援装置の概略構成を示すブロック図である。当該第2実施形態は、対象プログラムのソースコードを基準としたログ比較を行なうデバッグ支援装置に関するものであり、第1実施形

態よりも動作ログ L の構成内容が現実的である。

【 0 0 2 9 】

また、第 2 実施形態の装置では、主ログ生成部 7 がデバッグ対象のプログラムのソースコード 7 を入力し、該ソースコードを展開処理して主ログを生成する点に特徴がある。他の構成要素については第 1 実施形態のものと同様である。

【 0 0 3 0 】

当該第 2 実施形態の大まかな処理の流れは、第 1 実施形態と同様である。以下、図 5 に示すプログラム 7 の実行時のログとして、動作ログ A ～ H からなるものが得られたとして説明する。図 6 に動作ログ D を、図 7 に動作ログ E を示し、他の動作ログについては図示省略する。

【 0 0 3 1 】

先ず、デバッグ作業（ユーザ）12 は、ログ比較条件として、図 5 に示されているソースプログラム中に記述されている `main` 関数を対象関数として指定する。また、ソースプログラムの展開パラメータとして、該 `main` 関数内における関数の再帰呼び出しの記述を 4 段階まで展開し、及びループ構文を 3 回まで展開する旨を表すパラメータを指定する。また、`main` 関数内における代入文、コメント、および空白行の記述は無視（主ログにおいて削除）する旨の指定も行なう。

【 0 0 3 2 】

これにより主ログ生成部 4 は、対象プログラムのソースコード 7 を入力し、該ソースコードにおける `main` 関数の記述部分を切り出し、条件指定部 1 により指定された展開パラメータに従って展開し、その展開結果を主ログとして生成する。これにより生成された主ログを図 8 に示す。図 8 から分かるように、再帰呼び出しに係る関数「`makeValueString(...)`」は 4 段階にわたって展開記述されている。

【 0 0 3 3 】

部分ログ生成部 2 は条件指定部 1 に与えられた展開パラメータに従い、動作ログ A ～ H のそれぞれから、指定関数としての `main` 関数につき、その実行開始から終了までを部分ログとして切り出す。なお、図 6 に示された動作ログ D、及

び図7に示された動作ログEは、共にmain関数実行部分に対応するログであるから、そのまま部分ログとなる。また、図示していないが、動作ログD及びE以外の動作ログ(A, B, C, F, G, H)については、それぞれ1つのmain関数の実行ログを含むものと仮定して説明する(これらの正規化ログについては図10に示す)。

【0034】

正規化ログ生成部5は、部分ログ生成部2から得られた部分ログと、主ログ生成部4から得られた主ログとを対応させ、主ログの構成要素イベントが当該部分ログに存在する場合には1、存在しない場合には0が設定されたビット列を生成する。これを正規化ログとする。動作ログDの部分ログのプログラム記述に対応した正規化の内容を図9に示す。また、当該第2実施形態における部分ログA～Hそれぞれの正規化ログの一覧を図10に示す。

【0035】

ログ特徴値算出部5は、正規化ログ生成部5により生成された正規化ログに基づき、第1実施形態で行ったものと同様の演算を行って特徴値(配列)A～Hを算出する。特徴値A～Hの一覧を図11に示す。

【0036】

ログ類似度算出部8は、ログ特徴値算出部5により算出された特徴値A～Hに基づき、第1実施形態で行なったものと同様の内積処理を行って類似度を算出する。部分ログA～Hの全ての組み合わせについて算出した類似度の一覧を図12に示す。

【0037】

ここで、部分ログ指定部11により、デバッグ作業者12が比較の基準となるログとして部分ログDを選択したとする。ログ選択部9は、ログ類似度算出部8により算出された類似度に基づき、部分ログ指定部11により指定された部分ログDに最も類似する部分ログとして、類似度が最大値「470」となる部分ログHを選択する。

【0038】

第2実施形態によれば、第1実施形態と同様に、主ログの構成要素イベント(

本実施形態では関数呼び出し、ループ、スイッチなどの構文記述である）それぞれの発生及び不発生の特徴度合いを示す特徴値A～Hを算出し、該特徴値の内積演算に基づいているので、稀に発生する（もしくは稀にしか欠けない）イベントを共通に含むことが重視された類似判定を行なうことができる。

【0039】

したがって、比較的多数の動作ログA～Hによりデータ量が大きくなってデバッグ調査の範囲が拡大するような場合であっても、着目箇所に関する基準の部分ログを指定するだけで、これに類似しログ比較に有益な部分ログを容易に得ることができ、プログラム動作理解を含めたログベースのデバッグ作業の効率向上に寄与する。

【0040】

なお、本発明は上述した実施形態に限定されず種々変形して実施可能である。例えば、部分ログの特徴値同士の演算は内積演算によるものとして説明したが、他のアルゴリズムに基づく演算を行なってもよい。

【0041】

また、上述した実施形態には種々の段階の発明が含まれており、開示される複数の構成要件における適宜な組み合わせにより種々の発明が抽出され得る。例えば、実施形態に示される全構成要件から幾つかの構成要件が削除される場合である。より具体的には、条件指定部1、部分ログ生成部2、および主ログ生成部4のうちの一つ又は全部に相当する要件が削除される場合である。つまり、部分ログを自動生成しないで直接的に入力したり、部分ログの結合やソースプログラムを参照した主ログの自動生成を行なわず事前に用意された主ログを直接的に入力するように構成される。この場合、適切な部分ログ及び主ログを準備する手数がかかるものの、ログ比較に有益な情報が得られるという発明の作用効果を得ることができる。

【0042】

【発明の効果】

以上説明したように、本発明によれば、ログ比較に有益な部分ログを得ることができ、ログベースのデバッグ作業の効率向上に寄与するログ比較デバッグ支援

装置を提供できる。

【図面の簡単な説明】

【図 1】

本発明の第 1 実施形態に係るログ比較デバッグ支援装置の概略構成を示すブロック図

【図 2】

実施形態に係るログ比較デバッグ支援装置の大まかな処理の流れを示す図

【図 3】

第 1 実施形態に係る正規化ログ A～D それぞれのログ特徴値（配列）A～D を示すグラフ

【図 4】

本発明の第 2 実施形態に係るログ比較デバッグ支援装置の概略構成を示すブロック図

【図 5】

第 2 実施形態に係る対象プログラムのソースコードを示す図

【図 6】

第 2 実施形態に係る対象プログラムの実行時のログの一例を示す図

【図 7】

第 2 実施形態に係る対象プログラムの実行時のログの他の例を示す図

【図 8】

第 2 実施形態に係る対象（ソース）プログラムに基づき生成された主ログを示す図

【図 9】

第 2 実施形態に係る動作ログ D の部分ログのプログラム記述に対応した正規化の内容を示す図

【図 10】

第 2 実施形態に係る部分ログ A～H それぞれの正規化ログの一覧を示す図

【図 11】

第 2 実施形態に係る部分ログ A～H それぞれの特徴値の一覧を示す図

【図 1 2】

第 2 実施形態に係る部分ログ A ～ H の全ての組み合わせについて算出した類似度の一覧を示す図

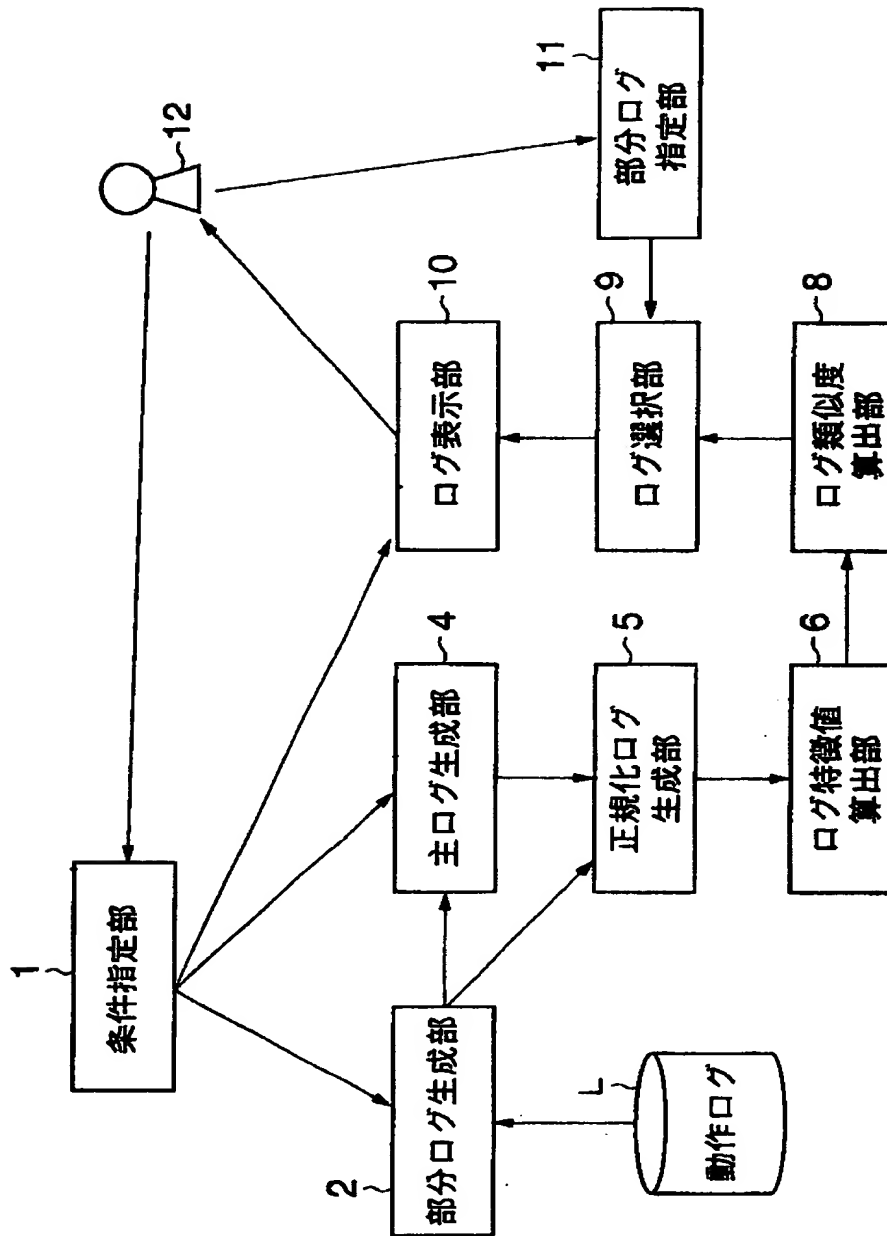
【符号の説明】

- 1 …条件指定部
- 2 …部分ログ生成部
- 4 …主ログ生成部
- 5 …正規化ログ生成部
- 6 …ログ特徴値算出部
- 7 …対象プログラム（のソースコード）
- 8 …ログ類似度算出部
- 9 …ログ選択部
- 1 0 …ログ表示部
- 1 1 …部分ログ指定部
- 1 2 …デバッグ作業者（ユーザ）

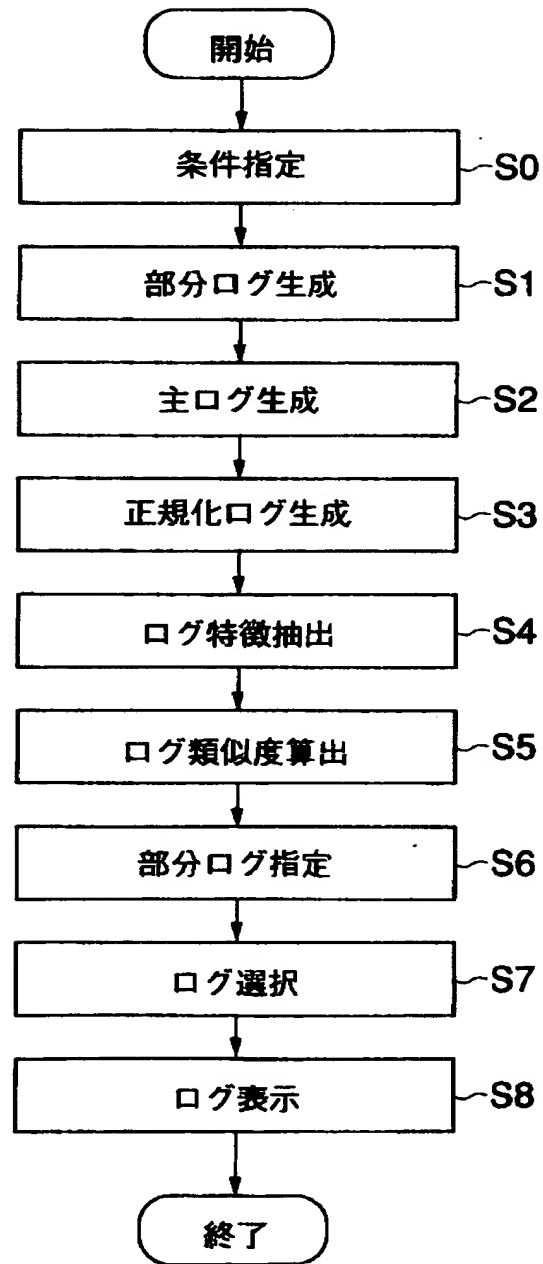
【書類名】

図面

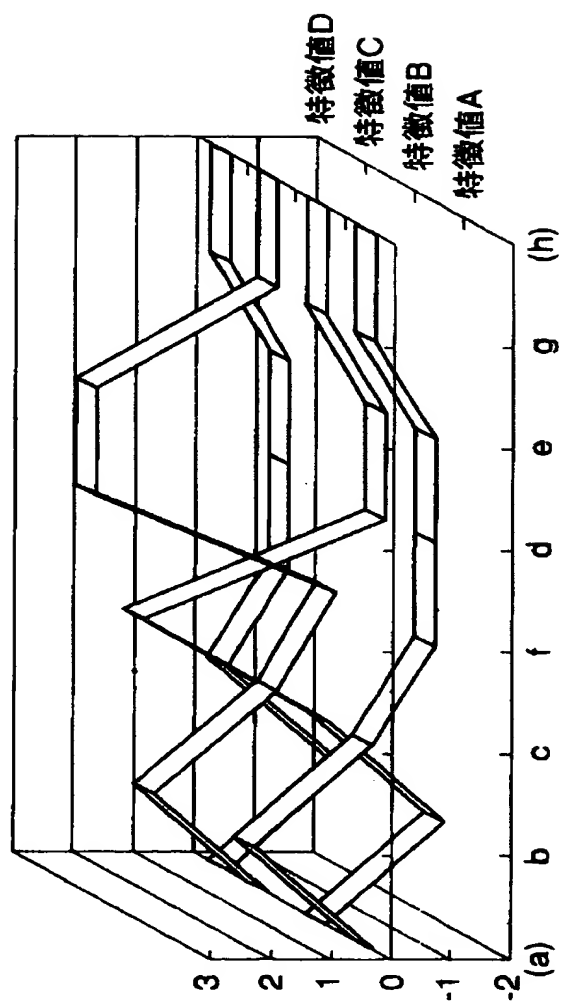
【図1】



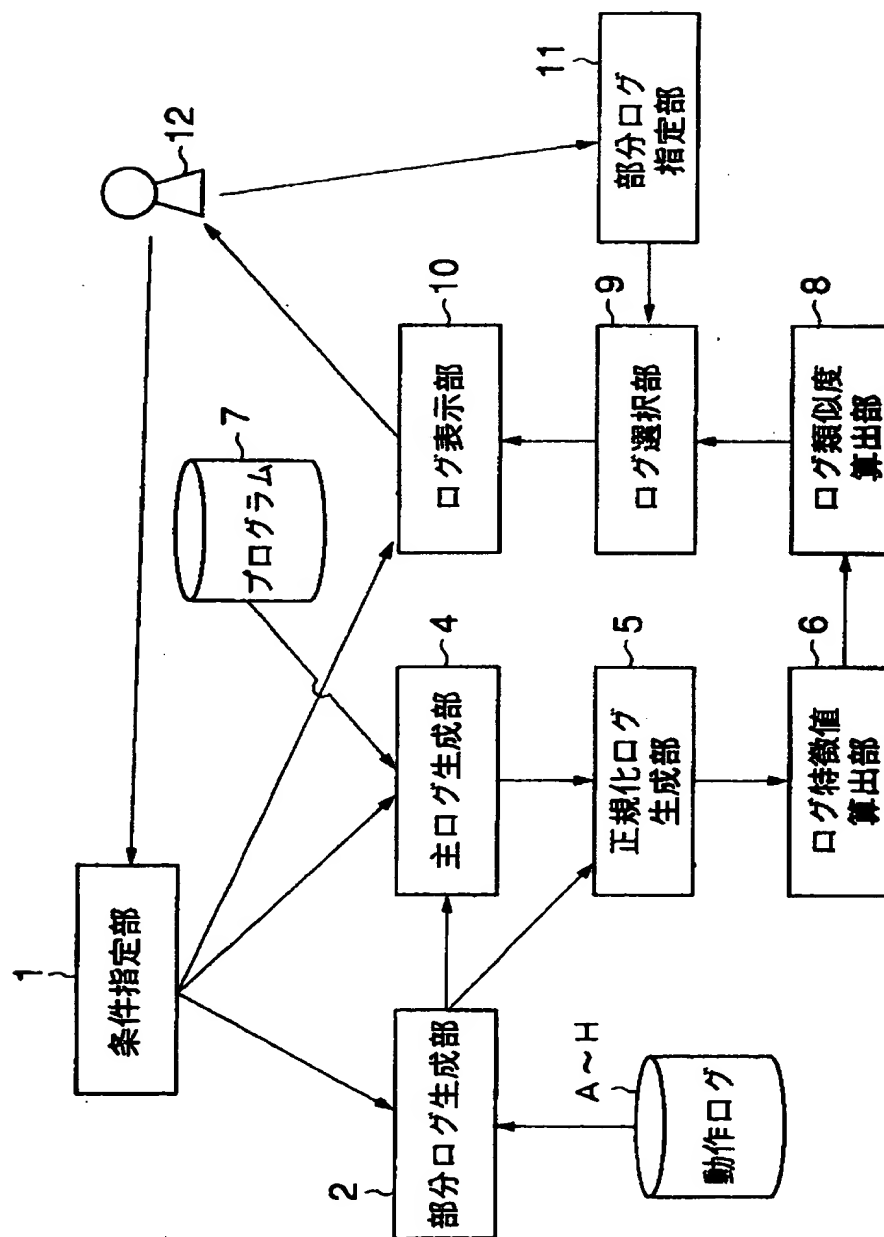
【図 2】



【図 3】



【図 4】



【図 5】

```

#include<stdio.h>
#define MAX_STR_NUM 10

// 関数の宣言
void PrintError();
void reverseString(char* string);
void makeValueString(int value,char* str);

// main 関数
int main(int argc,char** argv){
    char string[MAX_STR_NUM];
    // 引数の数を3進数表記の文字列に変換する (文字の順序が逆)
    makeValueString(argc,string);
    // 文字の順序を逆に反す
    reverseString(string);
    // 結果表示する
    printf(" %d to %s\n",argc,string);
}

// 各関数の定義
void makeValueString(int value,char* str){
    {
        // 再帰関数の再帰終了条件
        if(value<=0)
        {
            str[0]='\0';
            return;
        }
        makeValueString( value/3,str+1);
        switch(value%3)
        {
            case 0:
                str[0]='\0'; // 0の間違い
                break;
            case 1:
                str[0]='1';
                break;
            case 2:
                str[0]='2';
                break;
            default:
                break;
        }
    }
}

void PrintError()
{
    printf("error\n");
}

void reverseString(char* string)
{
    char tmp_char
    int n;
    int i;
    n=strlen(string);
    if(n==0)
    {
        PrintError(); // エラー処理
    }
    else
    {
        // 文字列の順序を逆にする
        for (i=0;i<(n/2);i++)
        {
            tmp_char=string[i];
            string[i]=string[n-1-i];
            string[n-1-i]=tmp_char;
        }
    }
}

```

【図 6】

```
main(12,0x10000)
{
    makeValueString(12,0x20000)
    {
        if(value<=0)
        makeValueString(4,0x20001)
        {
            if(value<=0)
            makeValueString(1,0x20002)
            {
                if(value<=0)
                makeValueString(0,0x20003)
                {
                    if(value<=0)
                    {
                    }
                }
            }
            switch(value%3)
            {
                case 1:
                {
                }
            }
            switch(value%3)
            {
                case 1:
                {
                }
            }
            switch(value%3)
            {
                case 0:
                {
                }
            }
        }
        reverseString(0x20000)
        {
            n=strlen(0x20000);
            if(n==0)
            {
                PrintError()
                {
                    printf(" error\n");
                }
            }
        }
        printf(" %d to %s\n",12,0x20000);
    }
}
```

【図 7】

```
main(13,0x10000)
{
    makeValueString(13,0x20000)
    {
        if(value<=0)
        makeValueString(4,0x20001)
        {
            if(value<=0)
            makeValueString(1,0x20002)
            {
                if(value<=0)
                makeValueString(0,0x20003)
                {
                    if(value<=0)
                    {
                    }
                }
                switch(value%3)
                {
                    case 1:
                    {
                    }
                }
                switch(value%3)
                {
                    case 1:
                    {
                    }
                }
                switch(value%3)
                {
                    case 1:
                    {
                    }
                }
            }
        }
        reverseString(0x20000)
        {
            n=strlen(0x20000);
            if(n==0)
            else
            {
                for(i=0,i<(n/2);i++)
                {
                }
            }
        }
        printf(" %d to %s\n",13,0x20000);
    }
}
```

【図 8】

```

int main(int argc, char** argv)
{
    makeValueString(int value, char* str)
    {
        if(value <= 0)
        {
            makeValueString(int value, char* str)
            {
                if(value <= 0)
                {
                    makeValueString(int value, char* str)
                    {
                        if(value <= 0)
                        {
                            makeValueString(int value, char* str)
                            {
                                if(value <= 0)
                                {
                                    makeValueString(value/3, str+1);
                                    switch(value%3)
                                    {
                                        case 0:
                                        case 1:
                                        case 2:
                                    }
                                }
                            }
                        }
                    }
                }
            }
        }
    }

    switch(value%3)
    {
        case 0:
        case 1:
        case 2:
    }

    switch(value%3)
    {
        case 0:
        case 1:
        case 2:
    }

    switch(value%3)
    {
        case 0:
        case 1:
        case 2:
    }

    reverseString(char* string)
    {
        n = strlen(string);
        if(n == 0)
        {
            PrintError()
            {
                printf(" error\n");
            }
        }
        else
        {
            for(i=0, i<(n/2); i++)
            {
                for(i=0, i<(n/2); i++)
                {
                    for(i=0, i<(n/2); i++)
                    {
                        // ...
                    }
                }
            }
        }
    }

    printf(" %d to %s\n", argc, string);
}

```

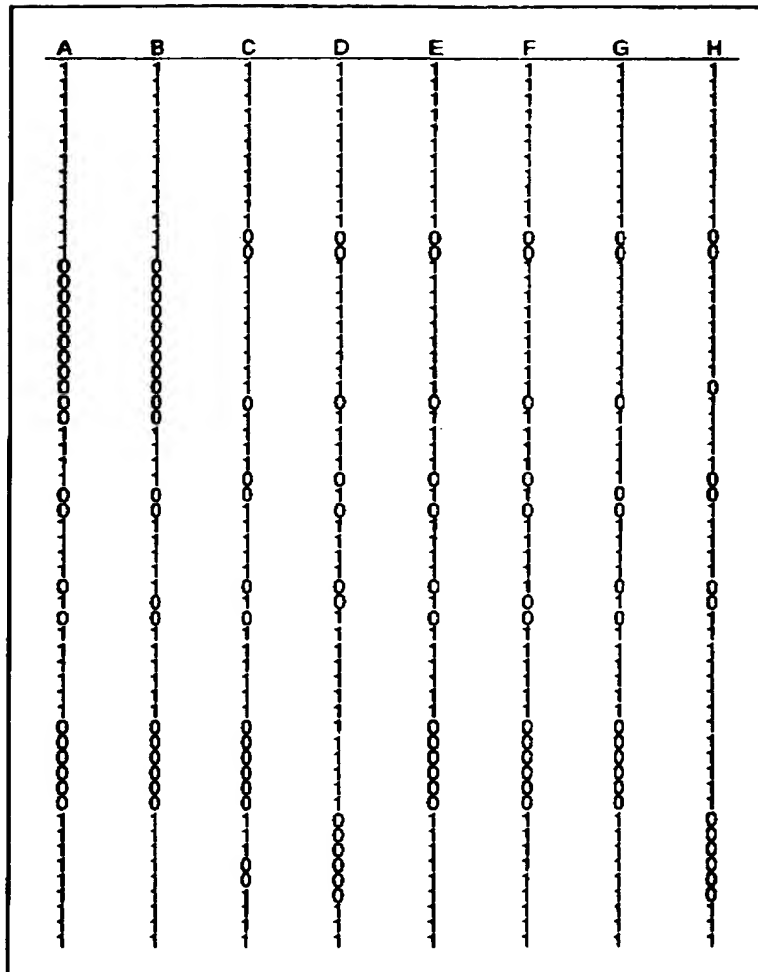
【図 9】

```

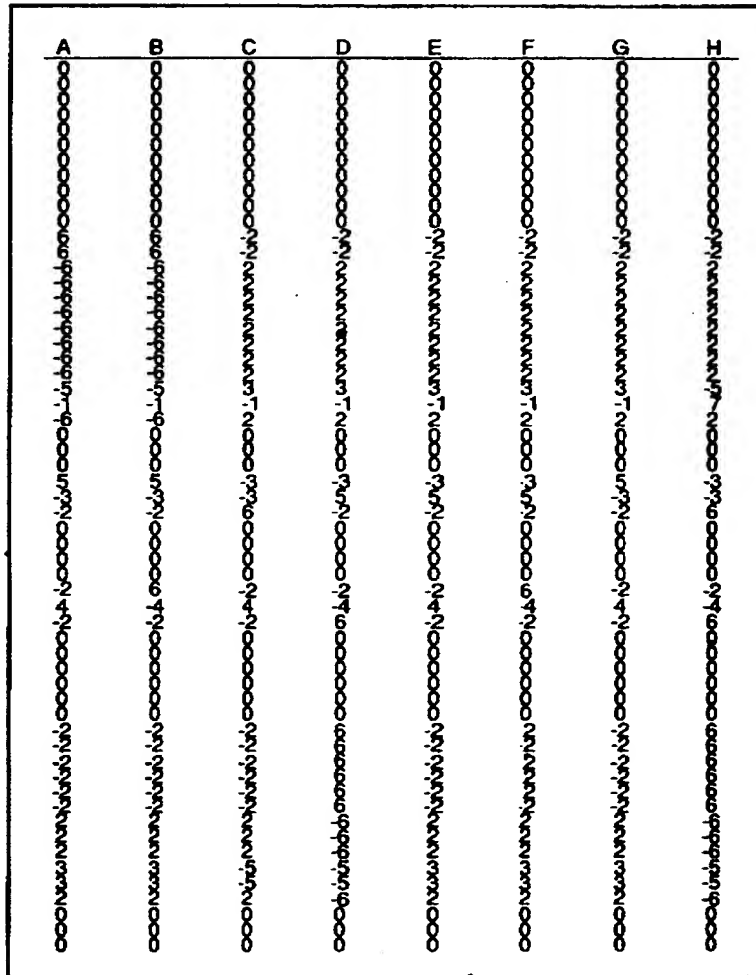
1  main()
1  {
1  makeValueString()
1  {
1  if(value<=0)
1  {
0  makeValueString()
0  {
1  if(value<=0)
1  {
0  makeValueString()
0  {
1  if(value<=0)
1  {
0  makeValueString()
0  {
1  if(value<=0)
1  {
0  makeValueString():
0  switch(value%3)
1  {
1  case 0:
1  case 1:
1  case 2:
1  }
1  switch(value%3)
1  {
1  case 0:
1  case 1:
1  case 2:
1  }
1  switch(value%3)
1  {
1  case 0:
1  case 1:
1  case 2:
1  }
1  switch(value%3)
1  {
1  case 0:
1  case 1:
1  case 2:
1  }
1  }
1  reverseString()
1  {
1  n=strlen();
1  if(n==0)
1  {
1  PrintError()
1  {
1  printf();
1  }
1  }
1  else
1  {
0  for(i=0,i<(n/2);i++)
0  {
0  for(l=0,l<(n/2);l++)
0  {
0  for(i=0,i<(n/2);i++)
0  {
0  }
0  }
0  }
1  }
1  printf();
1  }
1  }

```

【図 1 0】



【図 1 1】



【图 12】

	A	B	C	D	E	F	G	H
A								
B		494	-130	-246	-90	-138	-26	-308
C			-178	-330	-138	-58	-74	-280
D				-58	70	22	70	-18
E					-82	-66	-146	470
F						126	110	-170
G							62	-154
H								-170

【書類名】 要約書

【要約】

【課題】 ログ比較に有益な部分ログを得ることができ、ログベースのデバッグ作業の効率向上に寄与するログ比較デバッグ支援装置を提供すること

【解決手段】 対象プログラムの実行によって発生した一連のイベントが記録されたログを入力し、該入力ログから複数の部分ログを生成する。正規化規準としての主ログに基づきこれら部分ログを正規化し、それぞれの正規化ログについて、イベントの発生及び不発生の特徴度合いを示す特徴値を他の部分ログの正規化ログに基づいて算出する。所定の部分ログと他の部分ログとの組み合わせにおいて、特徴値に基づく演算により該部分ログ同士の類似度を算出する。例えば、最も類似度の値が高い部分ログの組み合わせを、相違部分を強調して表示出力する。

【選択図】 図 1

出 願 人 履 歴 情 報

識別番号 [000003078]

1. 変更年月日	1990年 8月22日
[変更理由]	新規登録
住 所	神奈川県川崎市幸区堀川町72番地
氏 名	株式会社東芝